

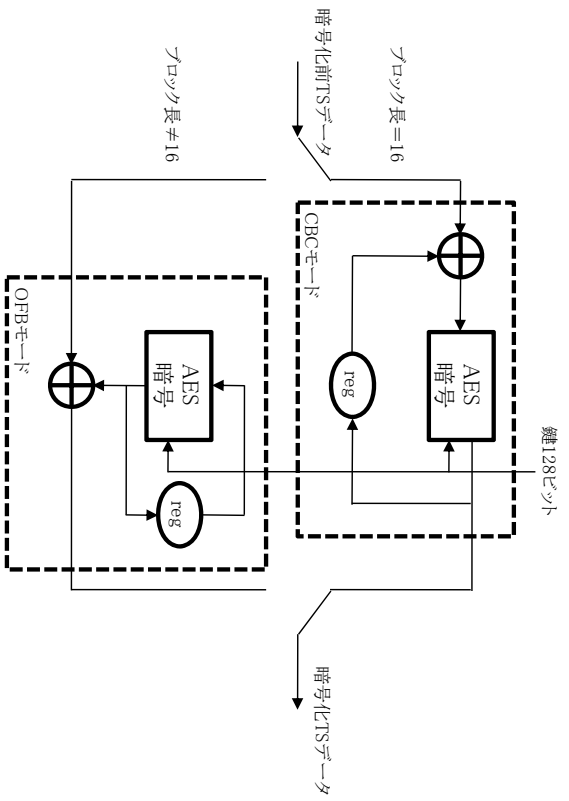
スクランブルの方式を定める件の一部を改正する告示案新旧対照表

○ スクランブルの方式を定める件（平成十五年総務省告示第四十号）

（傍線部分は改正部分）

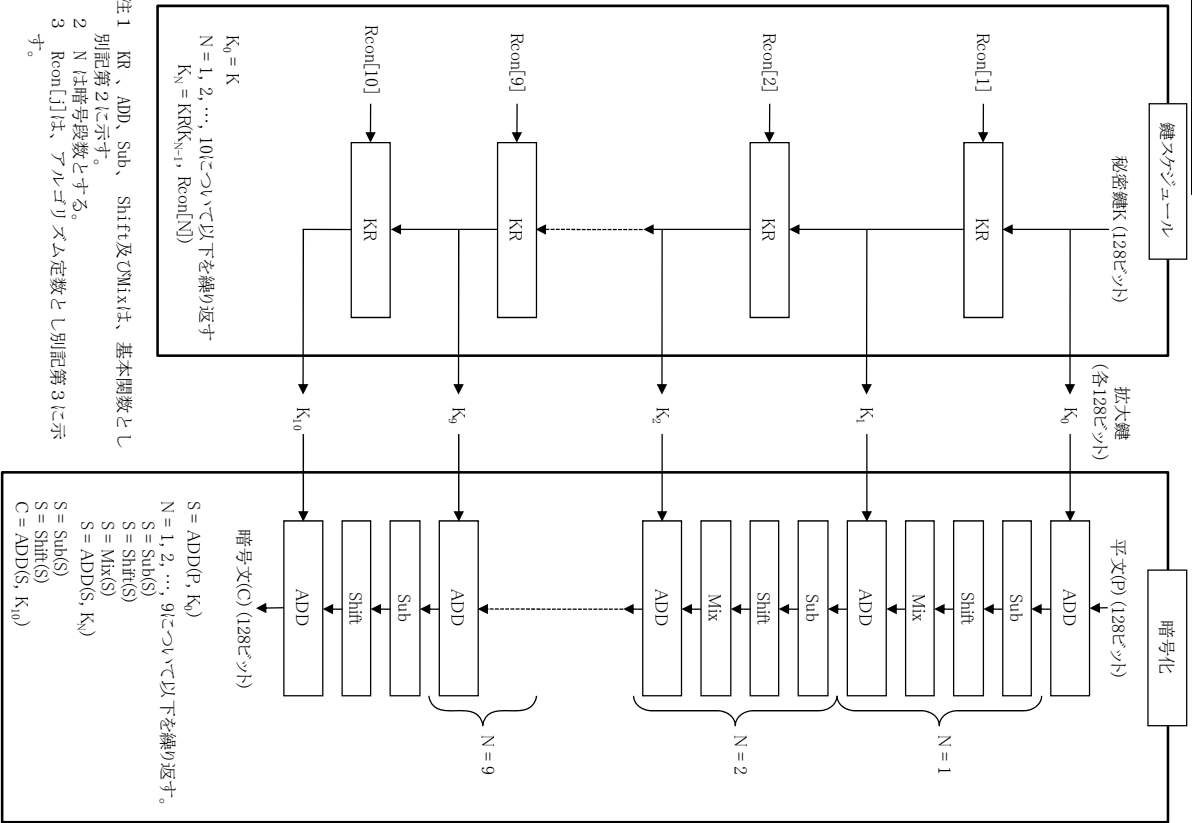
改正案	現行
<p>1 標準テレビジョン放送等のうちデジタル放送に関する送信の標準方式（以下「標準方式」という。）第八条第一号の規定に基づくスクランブルの方式は次の各号に掲げるとおりとする。</p> <p>一 スクランブルの範囲は、TSパケット（伝送制御信号及び関連情報を送るためのものを除く。）のペイロード部とする。</p> <p>二 スクランブルの手順は、別表第一号のとおりとする。</p> <p>三 標準方式第三章の二第一節に規定する放送のスクランブルの手順は、前号の規定にかかわらず別表第一号から別表第三号のいずれかとする。</p> <p>2 (略)</p> <p>3 標準方式第二十二条の二十四の規定に基づくスクランブルの方式は次の各号に掲げるとおりとする。</p> <p>一 スクランブルの範囲は、同期パケットを伝送するトランスポートフレーム全体とする。</p> <p>二 スクランブルの手順は、別表第四号から別表第七号のいずれかとする。</p>	<p>1 標準テレビジョン放送等のうちデジタル放送に関する送信の標準方式（以下「標準方式」という。）第八条第一号の規定に基づくスクランブルの方式は以下のとおりとする。</p> <p>一 スクランブルの範囲は、TSパケット（伝送制御信号及び関連情報を送るためのものを除く。）のペイロード部とする。</p> <p>二 スクランブルの手順は、別表第一号のとおりとする。</p> <p>2 (略)</p>
<p>別表第一号 (略図)</p> <p>注1 <u>MULTI 2</u>暗号は、別記第1に示す。</p> <p>2 <u>reg</u> は、レジスターを示す。以下同じ。</p> <p>3 ⊕は、排他的論理和を示す。以下同じ。</p>	<p>別表第一号 (略図)</p> <p>注1 <u>MULTI 2</u>暗号は、別記第1に示す。</p> <p>2 <u>reg</u> は、レジスターを示す。</p> <p>3 ⊕は、排他的論理和を示す。</p>
<p>別記第1 (略)</p> <p>別記第2 (略図)</p> <p>注1～3 (略)</p> <p><u>4～8</u> (略)</p>	<p>別記第1 (略)</p> <p>別記第2 (略図)</p> <p>注1～3 (略)</p> <p>4 ⊕は、ビット毎の排他的論理和とする。</p> <p><u>5～9</u> (略)</p>

別表第二号

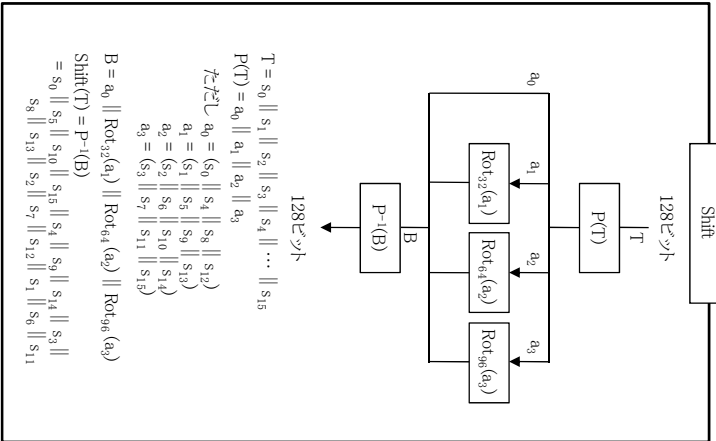
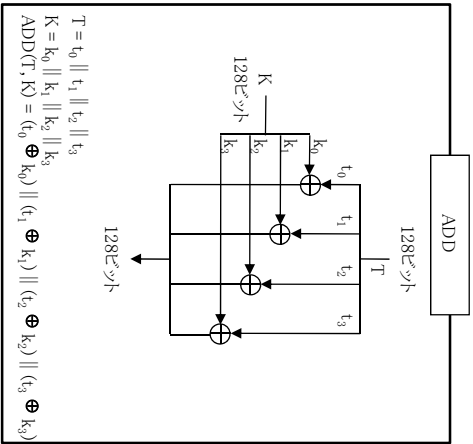
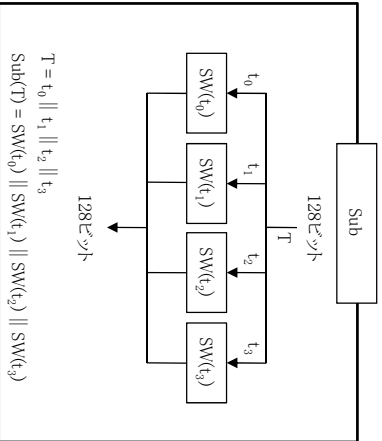
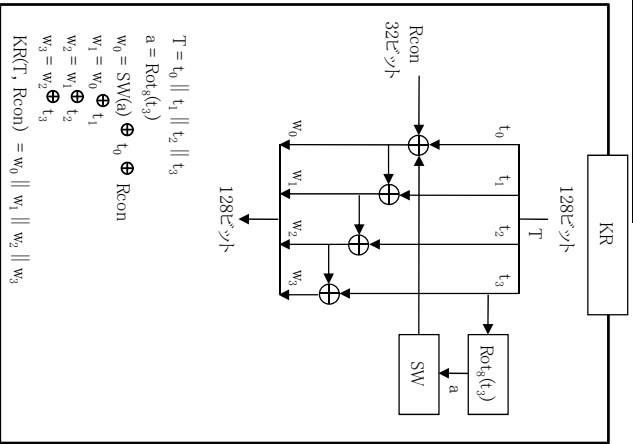


注 1 AES暗号は、別記第 1 に示す。

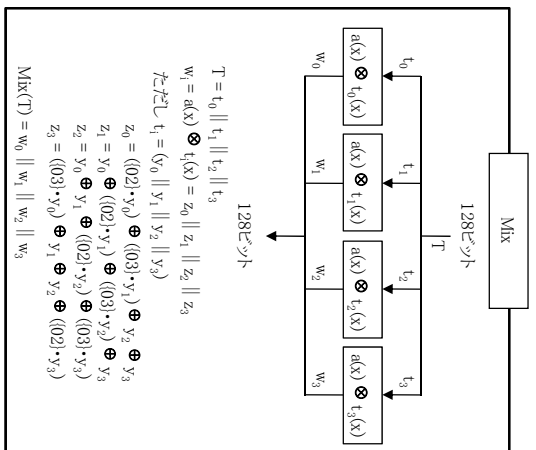
別記第1 AES暗号



別記第2 基本関数



- 注1 T は、基本関数への入力とする。
 2 \parallel は、フロップの結合とする。
 3 Rot は、左巡回ビットシフトとする。
 4 SR は、補助関数とし別記第4に示す。
 5 ()内は、16進数表記とする。
 6 \bullet は、GF(2⁸)上の乗算を表す。既約多項式は、 $x^8 + x^4 + x^3 + x + 1$ とする。

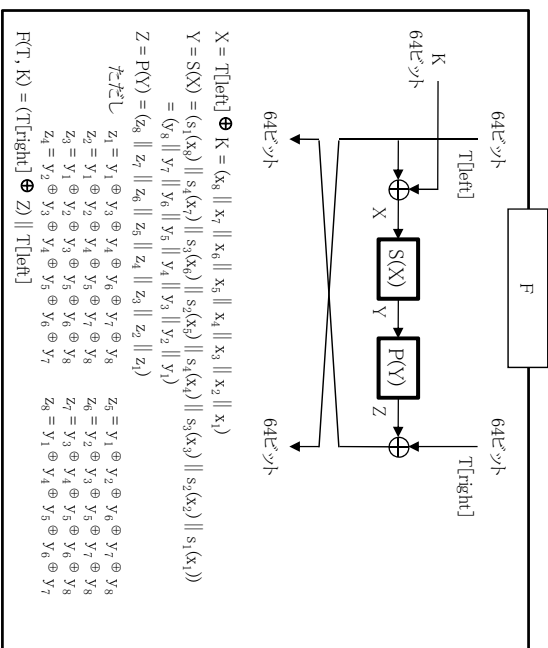


別記第3 アルゴリズム定数

- Recon[1] = 01000000
 Recon[2] = 02000000
 Recon[3] = 04000000
 Recon[4] = 08000000
 Recon[5] = 10000000
 Recon[6] = 20000000
 Recon[7] = 40000000
 Recon[8] = 80000000
 Recon[9] = 1b000000
 Recon[10] = 36000000

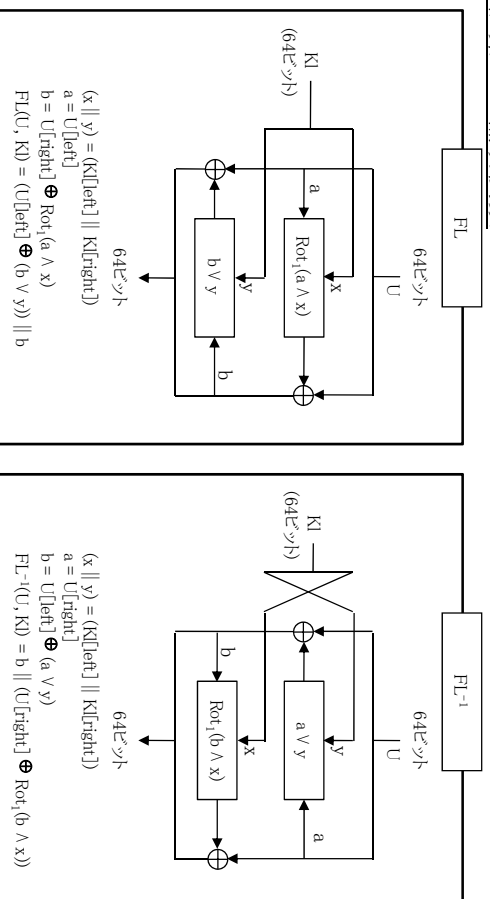
注 数値は16進数表記とする。

別記第2 基本関数



- 注1 Tは、基本関数への入力とする。
 注2 T[left]は、プロットTの左64ビットとする。
 注3 T[right]は、プロットTの右64ビットとする。
 注4 ||は、プロットの結合とする。
 注5 s_i は、8ビットの置換表とし、ISO/IEC18033-3 5.2.3.4節に従うこととする。

別記第3 補助関数

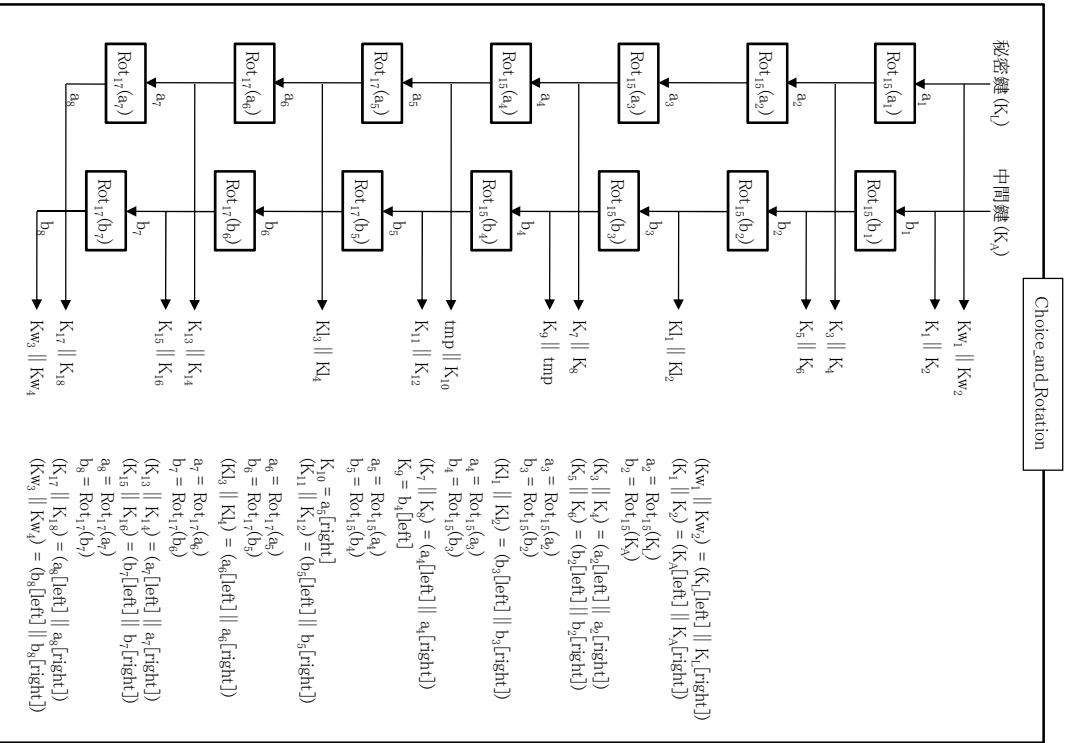


- 注1 Uは、補助関数への入力とする。
 2 \parallel は、プロシツクの結合とする。
 3 Rot_1 は、左巡回1ビットシフトとする。
 4 \wedge は、ビット毎の論理積とする。
 5 \vee は、ビット毎の論理和とする。
 6 $U[\text{left}]$ は、プロシツクUの左64ビットとする。
 7 $U[\text{right}]$ は、プロシツクUの右64ビットとする。

別記第4 アルゴリズム定数

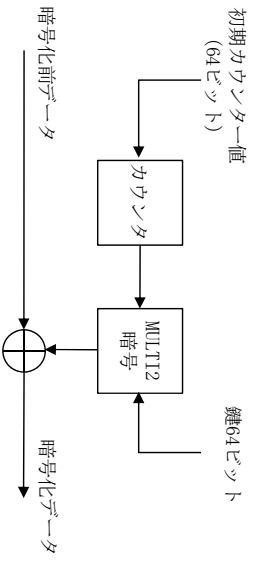
- $\Sigma_1 = a09e667f3bce908b$
 $\Sigma_2 = b67ae8584caa73b2$
 $\Sigma_3 = c6ef372fe94f82be$
 $\Sigma_4 = 54ff53a5f1d36f1c$
- 注 数値は16進数表記とする。

別記第5 Choice_and_Rotation



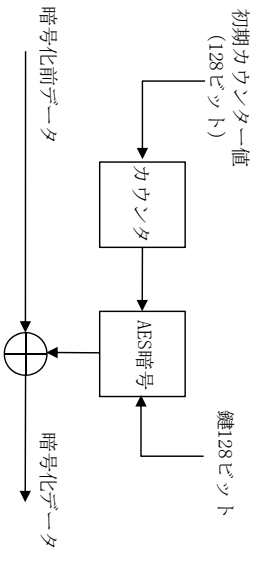
- 注1 Rot₁₆ は、左巡回ビットシフトとする。
 2 ||は、プロットの結合とする。
 3 U[left]は、プロットUの左64ビットとする。
 4 U[right]は、プロットUの右64ビットとする。

別表第四号



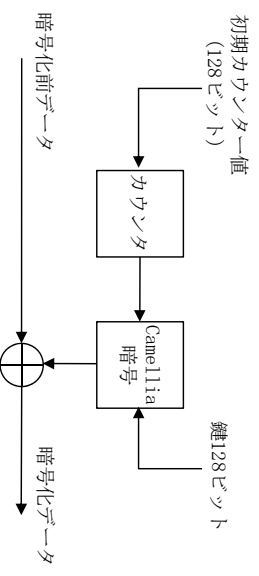
注 MUL112暗号は、別表第一号別記第1に示す。

別表第五号



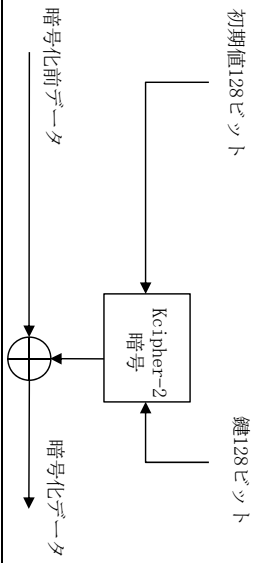
注 AES暗号は、別表第二号別記第1に示す。

別表第六号



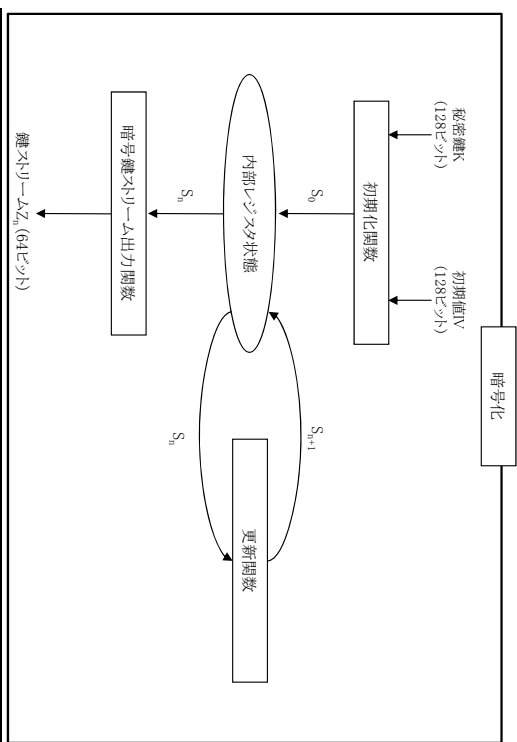
注 Camellia暗号は、別表第三号別記第1に示す。

別表第七号



注 KCipher-2暗号は、別記第1に示す。

別記第1 KCipher-2暗号



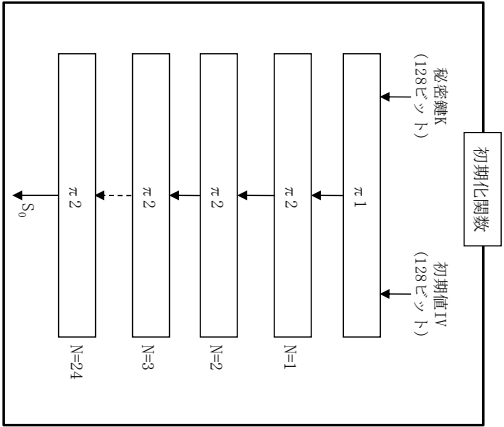
注1 初期化関数は、別記第2に示す。

2 S_n は、内部レジスタ状態を表すものとする。

3 更新関数は、別記第3に示す。

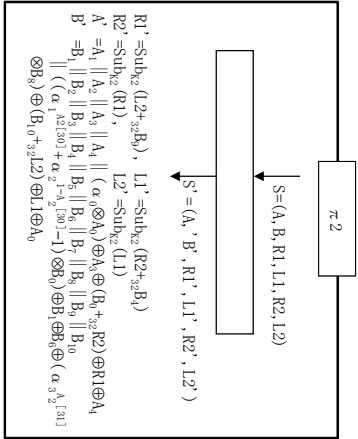
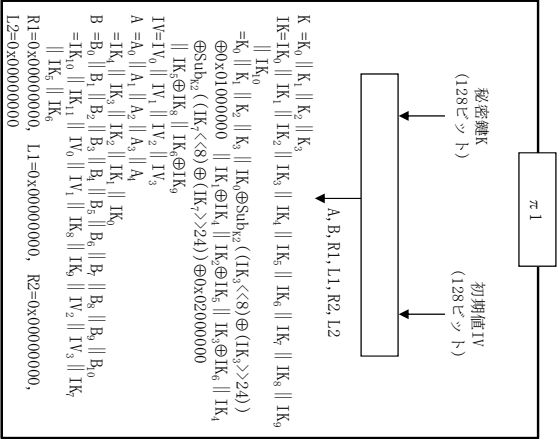
4 暗号鍵ストリーム出力関数は、別記第4に示す。

別記第2 初期化関数

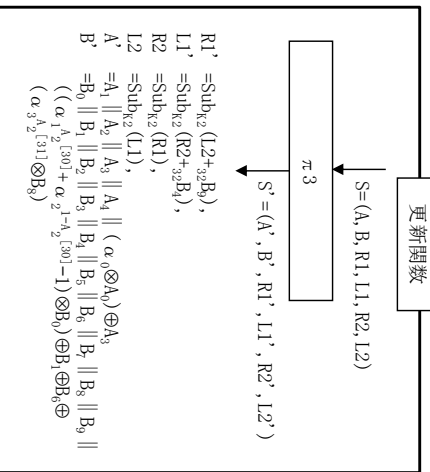


注1 Ⅱは、プログラムの結合とする。以下この表において同じ。

- 2 x<nは、xのnビット左巡回シフト、x>nはxのnビット右巡回シフトを示すものとする。以下この表において同じ。
- 3 A_iからA₁まで、B₀からB₁₀まで、R₁、L₁、R₂及びD₁は32ビットの値を示す変数とする。
- 4 10x]に続く数字を16進数とする。以下この表において同じ。
- 5 +_α及び⊗_αは、それぞれGF(2³²)上の算術加算と乗算を示すものとする。以下この表において同じ。
- 6 Sub_αは、別表第2号に示すS関数・Mx関数を順に適用する関数とする。以下この表において同じ。
- 7 α₀は、GF(2³²)上の元であり、x⁴+β²⁴x³+β⁹x²+β¹²x+β⁷∈GF(2³²) [x]の根とする。ただし、βは原始多項式x⁴+x³+x²+x+1∈GF(2) [x]の根とする。以下この表において同じ。
- 8 α₁はGF(2³²)上の元であり、x⁴+γ²³⁰x³+γ¹⁵⁶x²+γ⁹⁸x+γ²²⁶∈GF(2³²) [x]の根とする。ただし、γは原始多項式x⁴+x³+x²+x+1∈GF(2) [x]の根とする。以下この表において同じ。
- 9 X[Y]は、XのY番目のビットを示すものとする。以下この表において同じ。
- 10 α₂はGF(2³²)上の元であり、x⁴+β³⁴x³+β¹⁶x²+β¹⁹⁹x+β²¹⁸∈GF(2³²) [x]の根とする。ただし、βは原始多項式x⁴+x³+x²+x+1∈GF(2) [x]の根とする。以下この表において同じ。
- 11 α₃はGF(2³²)上の元であり、x⁴+ε¹⁵⁷x³+ε²⁵³x²+ε⁹⁶x+ε¹⁶∈GF(2³²) [x]の根とする。ただし、εは原始多項式x⁴+x³+x²+x+1∈GF(2) [x]の根とする。以下この表において同じ。



別記第 3 更新関数



別記第 4 暗号鍵ストリーム出力関数

