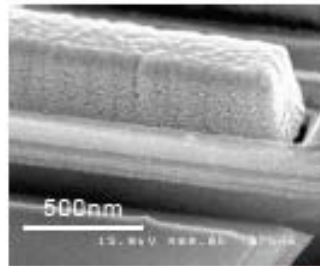


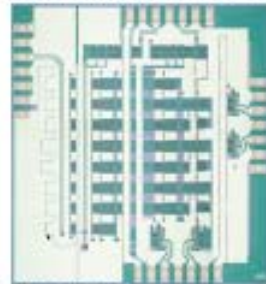
超100GbEシステムに向けたTHzトランジスタ集積回路およびモジュールの研究開発

東工大の電子線露光を駆使した
InP系半導体構造の
極微細化技術



エミッタ幅 120nm
ベース電極幅150nm
で試作されたInP HBT構造の
電子顕微鏡像
by 東工大

NTTのInP HBTでの
超高速集積回路技術



InP HBTによる
36Gbps アナログデジタル変換回路
>1800トランジスタ, 3x3mm
by NTT

アンリツの
超高速用計測装置における
開発力



ミリ波ベクトルネットワークアナライザ
40MHz - 110GHz

by アンリツ

研究目的1
THzトランジスタ集積回路
作製技術の確立

研究目的2
THzトランジスタ集積回路
による
THz帯パルス発生器
モジュール実現

社会的意義・波及効果
将来の超高速通信への
基幹技術として

社会的意義・波及効果
超100GbEシステムへの応用

